



EC4-ENC2IT

EtherCAT 從屬薄型模組 帶雙通道增量型編碼計數器
含鎖存與比較功能

■ 特色

- 飛速傳輸：EtherCAT
- 雙通道，32 位元增量型編碼計數器
- 編碼器計數模式：CW/CCW, Pulse/Direction, A/B Phase
- 最高計數率：4 MHz
- 編碼器輸入：A, B, C 差動或單動訊號
- 兩個用於計數鎖存的數位輸入
- 兩個用於位置比較觸發訊號的數位輸出：單次與自動增量比較
- 用於計算速度的位置差值
- 編碼器數位輸入濾波器
- 輸入準位：5V, 12V/24V 包含內電阻
- 可透過軟體設定極性，提供高電位或低電位編碼器輸入
- A/B/C 訊號隔離電壓：2500V 光電隔離



■ 介紹

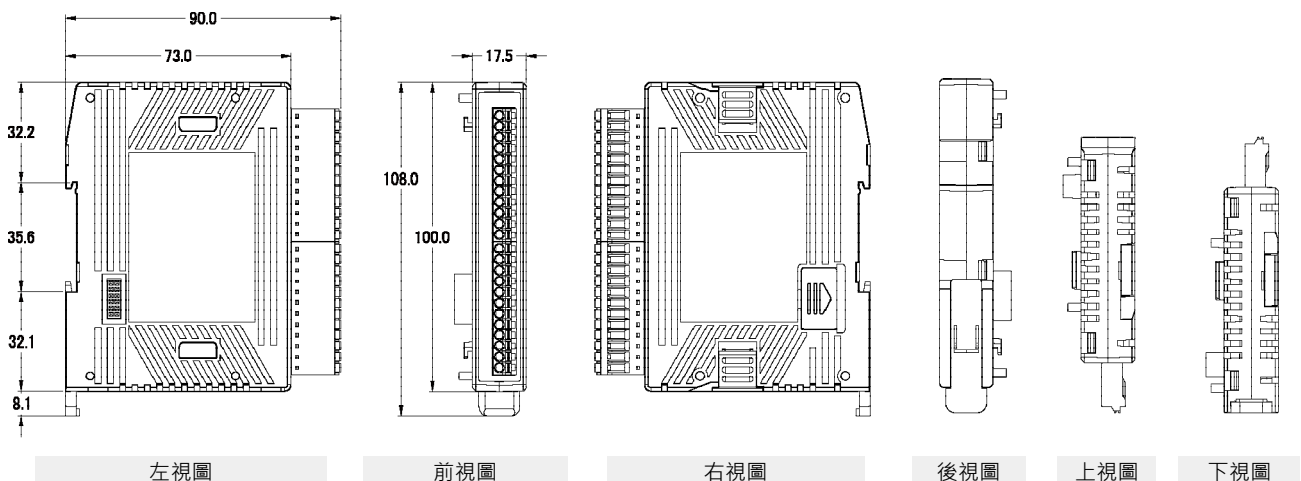
EC4-ENC2IT 是一款基於纖薄型設計的增量型編碼計數器模組，可提供兩個獨立的高速計數器通道。它可讀取增量型編碼器產生的脈波序列，並用於定位反饋應用。每個通道都有兩個計數器 (A, B) 與一個索引 (C) 輸入，這些輸入可接受單動或差動信號。它支持三種計數模式：Clockwise/Counterclockwise, pulse/direction 和 quadrant counting mode。每個 32 位計數器和觸發準位 (下降緣 / 上升緣) 都可透過軟體做配置與設定。

除了編碼器輸入 A, B 和 C 之外，更包含鎖存輸入 I，可鎖存和清除每個編碼器計數器。當輸入信號上升和下降時會鎖存編碼器位置，並分別記錄在兩個暫存器中。

EC4-ENC2IT 支援位置比較：每個編碼器通道配備一個 32 位元的比較暫存器，用於比對計數器位置和比較位置，並在計數器到達或通過比較位置時產生輸出信號。比較功能支援單次、自動增量與數組的位置比較。比較輸出的脈波寬度可做設置。

每個通道都有一個可調整的輸入信號濾波器，用於濾除電氣雜訊。

■ 外型尺寸 (單位: mm)



規格

模組		EC4-ENC2IT
編碼器輸入		
編碼器輸入數目		2 個編碼器計數器 (A, B, C), 差動或單動
解析度		32 bit
編碼器模式		A/B Phase, CW/CCW, Pulse/Dir
最大輸入脈波頻率	A/B Phase	4 MHz
	CW/CCW	4 MHz
	Pulse/Dir	4 MHz
可編程數位濾波器		1 ~ 250 μ s
輸入準位	5V (預設)	Logic high: 4 V ~ 5 V, Logic low: 0 V ~ 2 V
	12V (由跨接器做設定)	Logic high: 5 V ~ 12 V, Logic low: 0 V ~ 2 V
	24V (由跨接器做設定)	Logic high: 5 V ~ 24 V, Logic low: 0 V ~ 2 V
A/B/C 訊號光隔離		2500 VDC
外部鎖存輸入		
通道		2
輸入準位	5V (預設)	Logic high: 4 V ~ 5 V, Logic low: 0 V ~ 2 V
	12V (由跨接器做設定)	Logic high: 5 V ~ 12 V, Logic low: 0 V ~ 2 V
	24V (由跨接器做設定)	Logic high: 5 V ~ 24 V, Logic low: 0 V ~ 2 V
比較觸發輸出		
通道		2
觸發脈波寬度		1 ~ 32,767 μ s
負載電壓		5 ~ 48 V
最大負載電流		100 mA
LED 指示燈		
LED 診斷燈號		電源, EtherCAT 狀態, 每個編碼器輸入的訊號狀態
EtherCAT		
週期時間		200 μ s
分散式時鐘		Yes
電源		
輸入電壓範圍		+24 VDC
功率消耗		最大 4.5W
EMS 保護		
ESD (IEC 61000-4-2)		4 kV Contact for each channel
EFT (IEC 61000-4-4)		Signal: 1 kV Class A; Power: 1 kV Class A
機構		
外殼		Plastic
尺寸 (mm)		17.5 × 108 × 90 (W × L × D)
安裝		DIN-Rail or Wall Mounting
環境		
運作溫度		-25°C ~ +75°C
保存溫度		-30°C ~ +80°C
相對溼度		10 ~ 90% RH, Non-condensing

訂購資訊

EC4-ENC2IT CR	EtherCAT 從屬薄型模組 帶雙通道增量型編碼計數器 含鎖存與比較功能 (RoHS)
---------------	--

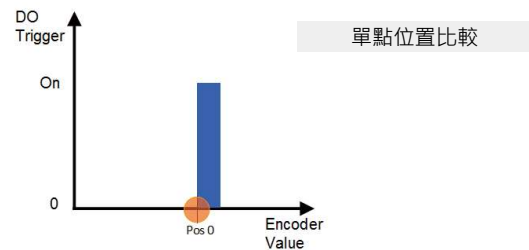
■ 連接介面



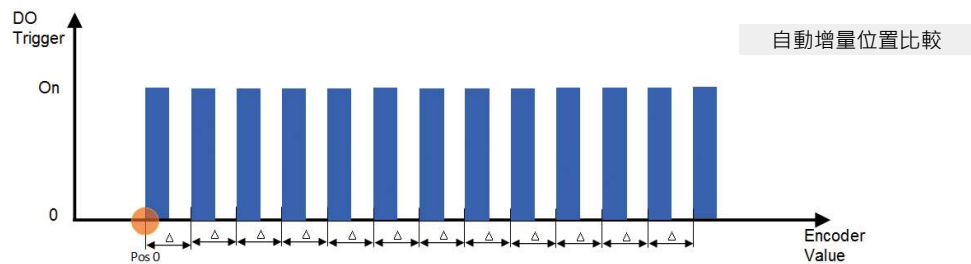
名稱	信號	信號描述	
A0+	輸入	編碼器輸入 A0+	編碼器通道 0
A0-	輸入	編碼器輸入 A0-	
B0+	輸入	編碼器輸入 B0+	
B0-	輸入	編碼器輸入 B0-	
C0+	輸入	編碼器輸入 C0+	
C0-	輸入	編碼器輸入 C0-	
I0+	輸入	編碼器輸入 I0+	
I0-	輸入	編碼器輸入 I0-	
T0	輸出	位置比較觸發 DO0	
GND		DO0 的外部接地	
5Vo	輸出	編碼器電源	編碼器通道 1
A1+	輸入	編碼器輸入 A1+	
A1-	輸入	編碼器輸入 A1-	
B1+	輸入	編碼器輸入 B1+	
B1-	輸入	編碼器輸入 B1-	
C1+	輸入	編碼器輸入 C1+	
C1-	輸入	編碼器輸入 C1-	
I1+	輸入	編碼器輸入 I1+	
I1-	輸入	編碼器輸入 I1-	
T1	輸出	位置比較觸發 DO1	
GND		DO1 的外部接地	

■ 位置比較觸發類型

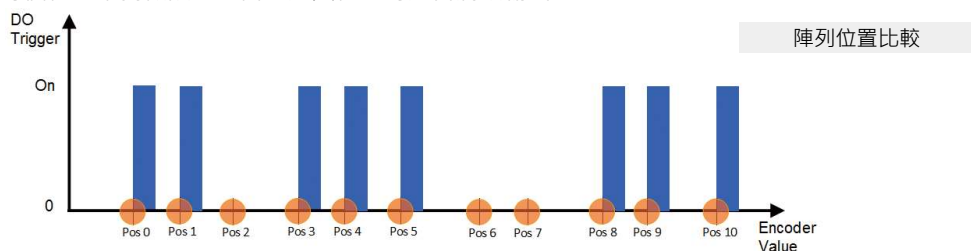
單點位置比較：用戶必須設置一個比較位置，在該位置將觸發數位輸出信號。無論從哪個方向開始，DO 觸發會在編碼器計數器到達此位置時產生。



固定距離自動增量比較：在單方向的移動中，下一個比較位置將以當前的比較位置增加固定距離來自動做設置。這意味著位置比較輸出是以固定的距離來產生。

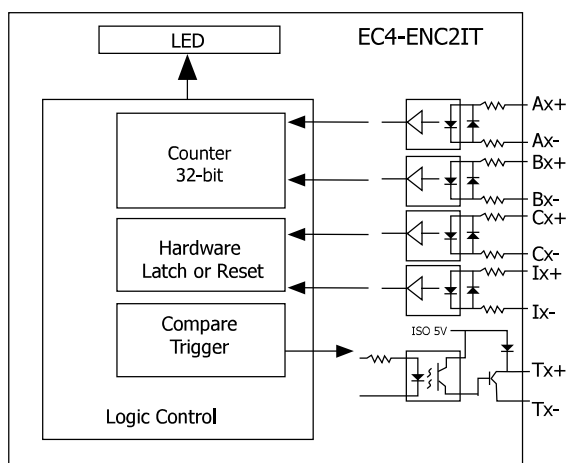


陣列位置比較：根據存儲在硬體暫存器中一組位置來依序做比較，以觸發位置比較輸出。每個編碼器通道最多支援 200 個比較值。可以對數組中的每個位置單獨做設置，當到達其位置時是否觸發輸出。

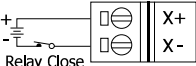
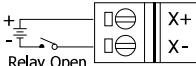
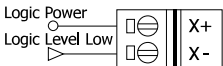
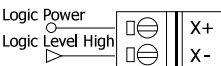
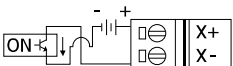
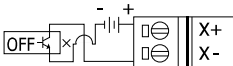
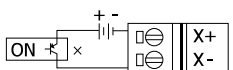
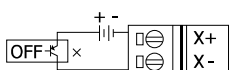


位置比較功能可以透過軟體或由專用 DI 啟用。

■ 內部 I/O 結構



■ 數位輸入接線圖

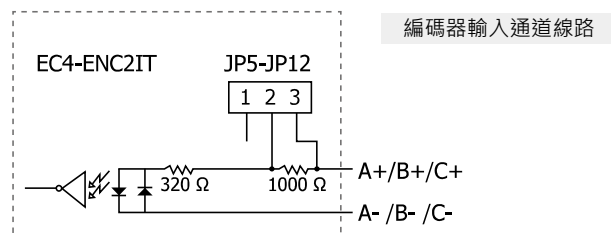
Input Type	ON State Readback as 1	OFF State Readback as 0
Relay Contact	Relay ON 	Relay OFF 
TTL/ CMOS Logic	Voltage > 4 V 	Voltage < 0.8 V 
NPN Output	Open Collector ON 	Open Collector ON 
PNP Output	Open Collector ON 	Open Collector ON 

位置比較觸發輸出接線圖

Input Type	ON State Readback as 1	OFF State Readback as 0
Drive Relay		
Resistance Load		

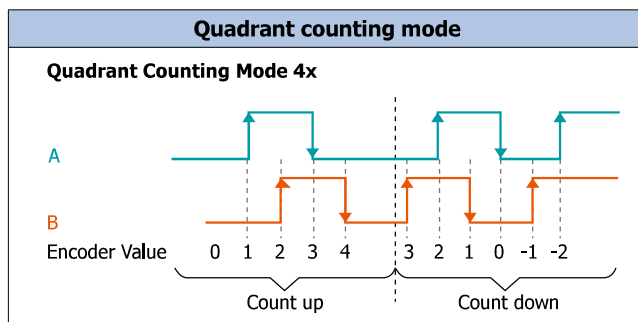
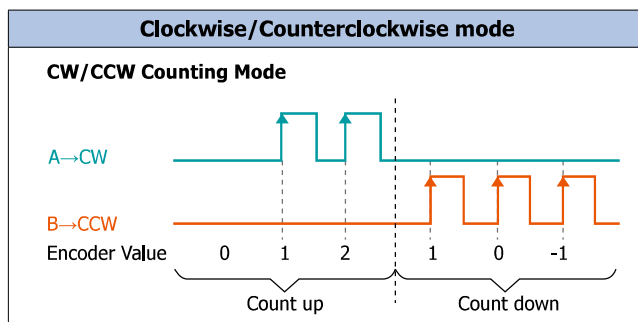
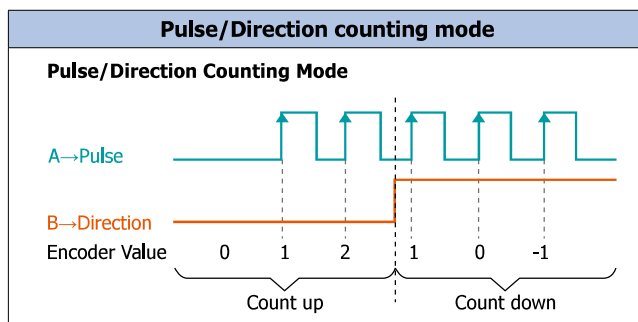
■ 數位輸入通道

EC4-ENC2IT 可接受來自差動或單動信號的編碼器輸入。預設情況下會設置為支援差動編碼器信號，因其具有出色的抗雜訊性能，所以被當成首選。EC4-ENC2IT 對單動編碼器連接的每個信號輸入提供一個 1k 歐姆的內部電阻，此內部電阻可以透過設置跨接器來做選用。



計數模式

EC4-ENC2IT 的 編碼計數器提供下列三種模式：

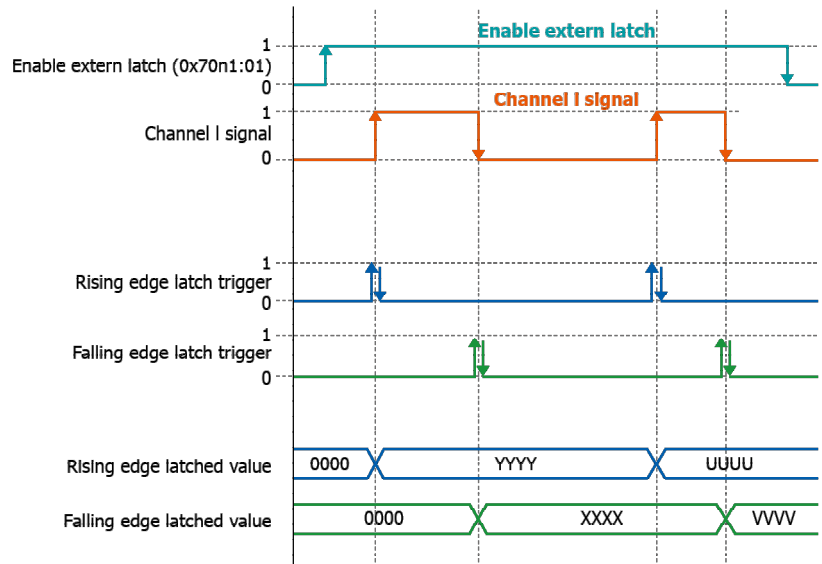


外部鎖存

每個編碼器通道保留了兩個暫存器：一個暫存器儲存由輸入信號的上升緣鎖存的編碼器數值，另一個則儲存由輸入信號的下降緣鎖存的值。

鎖存功能應用：

- 位置擷取
- 位置量測：
上升緣和下降緣鎖存位置之間的差值表示編碼計數器在上升和下降輸入信號之間移動的距離。
- 原點復歸



上升緣與下降緣鎖存

產品應用

- 位置量測
- 圖像擷取
- 自動光學檢測
- 線性掃描視覺檢測
- 數據採集



▲PAC/PLC (EMP-905X)

EtherCAT

打造您專屬的 I/O 模組

在有限的空間最大化您的 I/O 系統及應用

數位 I/O

類比 I/O

應變量

溫度量測

運動控制

通訊耦合器

